

Seat No. _____

Enrolment No.: _____

Gujarat Technological University

Diploma Engineering C to D Bridge Course Examination

Subject Code: C322402

Date: 10- 06 -2015

Subject Name: DIGITAL ELECTRONICS

Time: 10:30 AM TO 12:00 PM

Total Marks: 70

Instructions:

1. Attempt all questions.
2. Make suitable assumption wherever necessary.
3. Each question is of 1 mark.
4. Use of SIMPLE CALCULATOR is permissible. (Scientific/Higher Version not allowed)
5. English version is authentic.

No. Question Text and Option. પ્રશ્ન અને વિકલ્પો.

The number of digits in hexadecimal system is

1. A. 8 B. 2
C. 9 D. 16

ષટ્દશાંશ પદ્ધતિ કેટલા અંકો હોય

૧. A. 8 B. 2
C. 9 D. 16

The number F in hexadecimal system is equivalent to number _____ in decimal system.

2. A. 16 B. 15
C. 17 D. 8

ષટ્દશાંશ પદ્ધતિ નો અંક F નો અનુરૂપ _____ અંક દશાંશ પદ્ધતિમાં થાય.

૨. A. 16 B. 15
C. 17 D. 8

Binary number 1101 is equal to octal number

3. A. 17 B. 16
C. 15 D. 13

દ્વિઅંકી અંક 1101 ને અનુરૂપ ઓક્ટલઅંક

૩. A. 17 B. 16
C. 15 D. 13

10101_2 is equal to decimal number

4. A. 47 B. 37
C. 21 D. 17

10101_2 ને અનુરૂપ દશાંશ અંક

૪. A. 47 B. 37
C. 21 D. 17

The binary addition $1 + 1 =$

5. A. 11 B. 10
C. 111 D. 100

$1 + 1 =$ દ્વિઅંકી નો સરવાળો

૫. A. 11 B. 10

- C. 111
2's complement of 0101 is
6. A. 1011
C. 1101
5. A. 1011
C. 1101
7. A. Only NOR
C. Both NOR & NAND
- D. 100
B. 1111
D. 1010
B. 1111
D. 1010
B. Only NAND
D. NOR, NAND, OR

નીચેના માં કયો સાર્વત્રિક ગેટ છે.

9. A. ફક્ત NOR
C. NOR & NAND બન્ને
- B. ફક્ત NAND
D. NOR, NAND, OR

A XOR gate has input A and B and output Y. then the output equation is

8. A. $Y = AB$
C. $Y = A\bar{B} + \bar{A}B$
- B. $Y = AB + \bar{A}B$
D. $Y = A\bar{B} + \bar{A}B$

XOR ગેટ માટે A અને B ઈનપુટ અને Y આઉટપુટ છે તેનું સુત્ર

6. A. $Y = AB$
C. $Y = A\bar{B} + \bar{A}B$
- B. $Y = AB + \bar{A}B$
D. $Y = A\bar{B} + \bar{A}B$

Boolean algebra obeys

9. A. Commutative law
C. Distributive law
- B. Associative law
D. Commutative, Associative, Distributive law

બુલીયન બીજગણિત કોને અનુસરે છે

6. A. ક્રમનો નિયમ
C. વિભાજનનો નિયમ
- B. જુથનો નિયમ
D. ક્રમ, ક્રમ, વિભાજનનો નિયમ

$A + (B \cdot C) =$

10. A. $A \cdot B + C$
C. A
- B. $A \cdot B + A \cdot C$
D. $(A+B) \cdot (A+C)$

$A + (B \cdot C) =$

10. A. $A \cdot B + C$
C. A
- B. $A \cdot B + A \cdot C$
D. $(A+B) \cdot (A+C)$

A Karnaugh map with 4 variables has

11. A. 2 cells
C. 8 cells
- B. 4 cells
D. 16 cells

4 વેરીએબલ માટે કે-મેપમાં

11. A. 2 ખંડ
C. 8 ખંડ
- B. 4 ખંડ
D. 16 ખંડ

A TTL circuit with totem pole output has

12. A. Low output impedance
C. Very high output impedance
- B. High output impedance
D. None of above

12. TTL માં ટોટેમ્પોલ આઉટપુટનો

- A. ઓછો ઈમ્પીડન્સ B. વધારે ઈમ્પીડન્સ
C. ઘણો વધારે ઈમ્પીડન્સ D. ઉપર માંથી એક પણ નહીં.

A half adder can be used only for adding

13. A. 1s B. 2s
C. 4s D. 8s

હાફ એડરમાં ફક્ત કેટલા અંક નો સરવાળો થાય

૧૩. A. 1s B. 2s
C. 4s D. 8s

$AB + \bar{A}B =$

14. A. A B. B
C. 1 D. 0

$AB + \bar{A}B =$

૧૪. A. A B. B
C. 1 D. 0

DeMorgan's second theorem is =

15. A. $\overline{X+Y} = \overline{XY}$ B. $\bar{A} + \bar{B} + \bar{C}$
C. $\overline{A B} = \bar{A} + \bar{B}$ D. $X = \bar{A}\bar{B}$

દે'મોર્ગનનો બીજો સિધાંત=

૧૫. A. $\overline{X+Y} = \overline{XY}$ B. $\bar{A} + \bar{B} + \bar{C}$
C. $\overline{A B} = \bar{A} + \bar{B}$ D. $X = \bar{A}\bar{B}$

TTL inverter has

16. A. One input B. Two input
C. One or two inputs D. Three inputs

TTL ઈનવરટર પાસે

૧૬. A. એક ઈનપુટ છે. B. બે ઈનપુટ છે.
C. એક અથવા બે ઈનપુટ છે. D. ત્રણ ઈનપુટ છે.

A 3 bit binary adder should use

17. A. 3 Half adders B. 2 full adders and 2 half adder
C. 1 full adders and 2 half adder D. 3 full adders

શેના ઉપયોગ કરી ત્રણ બીટ ટ્રીઅંકી એડર બને

૧૭. A. 3 હાફ એડર B. 2 ફૂલ એડર અને 2 હાફ એડર
C. 1 ફૂલ એડર અને 2 હાફ એડર D. 3 ફૂલ એડર

If a 3-input NOR gate has eight input possibilities, how many of those possibilities will result in a HIGH output?

18. A. 1 B. 2
C. 7 D. 8

3 ઈનપુટ NOR ગેટની આઠ ઈનપુટ શક્યતા માંથી, કેટલી શક્યતાના જવાબો 'HIGH'

૧૮. આવે?

- A. 1 B. 2
C. 7 D. 8

In 2's complement addition, the carry generated in last stage is

19. A. Added to LSB B. Neglected

C. Added to MSB D. Added to the bit next to LSB

2's કોમ્પલીમેન્ટ ના સરવાળામાં છેલ્લી વદીને

A. છેલ્લા બીટ સાથે સરવાળો B. અનાદર કરવાનો.

૧૯. કરવાનો.

C. પ્રથમ બીટ સાથે સરવાળો કરવાનો. D. છેલ્લાથી આગળના બીટ સાથે સરવાળો કરવાનો.

How is a *J-K* flip-flop made to toggle?

20. A. $J = 0, K = 0$ B. $J = 1, K = 0$
C. $J = 0, K = 1$ D. $J = 1, K = 1$

J-K ફ્લોપ-ફ્લોપ ટોગલ ક્યારે થાય?

૨૦. A. $J = 0, K = 0$ B. $J = 1, K = 0$
C. $J = 0, K = 1$ D. $J = 1, K = 1$

One example of the use of an *S-R* flip-flop is

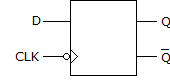
21. A. Racer B. astable oscillator
C. binary storage register D. transition pulse generator

S-R ફ્લોપ-ફ્લોપનો એક ઉપયોગ

૨૧. A. રેસર B. અસ્ટેબલ ઓસીલેટર
C. દ્વિઅંકીને સંગ્રાહક D. ટ્રાન્સીસન પલ્સ જનરેટર

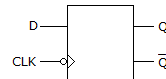
The symbols on this flip-flop device indicate _____.

22. A. triggering takes place on the negative-going edge of the CLK pulse
B. triggering takes place on the positive-going edge of the CLK pulse
C. triggering can take place anytime during the HIGH level of the CLK waveform
D. triggering can take place anytime during the LOW level of the CLK waveform



આપેલ ફ્લોપ-ફ્લોપ પર ચિન્હ _____ દર્શાવે છે.

૨૨. A. ક્લોક પલ્સ ના રૂણ ધાર પર પ્રક્રીયા થાય
B. ક્લોક પલ્સ ના ધન ધાર પર પ્રક્રીયા થાય
C. ક્લોક પલ્સ ના ઉપરની ધાર પર ગમે ત્યારે પ્રક્રીયા થાય
D. ક્લોક પલ્સ ના નીચેની ધાર પર ગમે ત્યારે પ્રક્રીયા થાય



A half adder can be constructed from

23. A. One XOR and one OR gate B. One XOR gate and an AND gate
C. Two XNOR gates D. One XOR gate and one OR gate with their output connected in parallel

હાફ એડર શેનાથી બને

૨૩. A. એક XOR અને એક OR ગેટ B. એક XOR અને એક AND ગેટ
C. બે XNOR ગેટ D. એક XOR અને એક OR ગેટ જેના

આઉટપુટ સમાંતર જોડાણથી

Which of the following symbols represents a NOR gate?

24. A.  B. 
C.  D. 

નીચેના માંથી કયુ ચિહ્ન NOR ગેટ નું છે?

૨૪. A.  B. 
C.  D. 

Which one of the following truth tables represents the behaviour a NAND gate?

25. A.

2 Input NAND gate		
A	B	A.B
0	0	1
0	1	0
1	0	0
1	1	0

 B.

2 Input NAND gate		
A	B	A.B
0	0	0
0	1	1
1	0	1
1	1	0

C.

2 Input NAND gate		
A	B	A.B
0	0	0
0	1	0
1	0	0
1	1	1

 D.

2 Input NAND gate		
A	B	A.B
0	0	1
0	1	1
1	0	1
1	1	0

નીચેના માંથી કયુ NANDની ખરાઈનું કોષ્ટક છે?

૨૫. A.

2 Input NAND gate		
A	B	A.B
0	0	1
0	1	0
1	0	0
1	1	0

 B.

2 Input NAND gate		
A	B	A.B
0	0	0
0	1	1
1	0	1
1	1	0

C.

2 Input NAND gate		
A	B	A.B
0	0	0
0	1	0
1	0	0
1	1	1

 D.

2 Input NAND gate		
A	B	A.B
0	0	1
0	1	1
1	0	1
1	1	0

Simplify the Boolean expression $(A+B+C)(D+E)' + (A+B+C)(D+E)$ and choose the best answer.

26. A. $A+B+C$ B. $D+E$
C. $A'B'C'$ D. $D'E'$

બુલિયન સુત્રને સાદુ બનાવી સાચો જવાબ શોધો.

૨૬. A. $A+B+C$ B. $D+E$
C. $A'B'C'$ D. $D'E'$

Any number with an exponent of zero is equal to:

27. A. Zero B. One
C. that number D. Ten

ગમે તે સંખ્યાનો વર્ગ શૂન્ય બરાબર:

૨૭. A. શૂન્ય B. એક
C. સંખ્યા પોતે D. દસ

The output of an AND gate is LOW

28. A. all the time B. when any input is LOW
C. when any input is HIGH D. when all inputs are HIGH

AND ગેટ નો આઉટપુટ નીચો હોય

૨૮. A. દરેક વખતે B. ગમે તે ઈનપુટ નીચો હોય ત્યારે

C. ગમે તે ઈનપુટ ઊંચો હોય ત્યારે D. બધા ઈનપુટ ઊંચા હોય ત્યારે

(734)₈ = (____)₁₆

29. A. C 1 D B. D C 1
C. 1 C D D. 1 D C

(734)₈ = (____)₁₆

૨૯. A. C 1 D B. D C 1
C. 1 C D D. 1 D C

The 2's complement of the number 1101101 is

30. A. 0101110 B. 0111110
C. 0110010 D. 0010011

1101101 નો 2's કોમ્પ્લીમેન્ટ

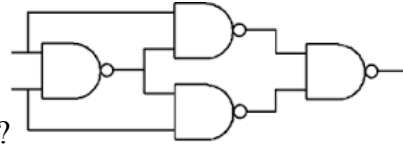
30. A. 0101110 B. 0111110
C. 0110010 D. 0010011

A full subtractor circuit requires

31. A. two inputs and two outputs B. two inputs and three outputs
C. three inputs and one output D. three inputs and two outputs

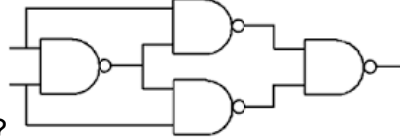
ફૂલ સબટ્રેક્ટર જોઈએ

૩૧. A. બે ઈનપુટ અને બે આઉટપુટ B. બે ઈનપુટ અને ત્રણ આઉટપુટ
C. ત્રણ ઈનપુટ અને એક આઉટપુટ D. ત્રણ ઈનપુટ અને બે આઉટપુટ



32. Logic circuit configuration produce?

- A. NAND gate B. NOR gate
C. EXOR gate D. EXNOR gate



૩૨. આ લોજિક સર્કીટ શેની છે?

- A. NAND ગેટ B. NOR ગેટ
C. EXOR ગેટ D. EXNOR ગેટ

What type of logic gate does this symbol represent?

33. A. Exclusive OR B. Exclusive NOR
C. OR D. NOR

આપેલ ચિહ્ન કયા ગેટ નું છે?

33. A. Exclusive OR B. NOR
C. OR D. Exclusive NOR

What does connecting together the inputs of NAND and NOR gates do?

34. A. Help produce multi-input gates B. Produce an EXNOR gate
C. Produce a NOT gate D. Damage the gate

NAND અને NORના બંને ઈનપુટ જોડવાથી શું થાય?

૩૪. A. મલ્ટી ઈનપુટ ગેટ B. EXNOR બને.

C. નોટ ગેટ બને. D. ગેટને નુકશાન થાય.

How many flip-flops are in the 7475 IC?

35. A. 1 B. 2
C. 4 D. 8

7475 આઈસી માં કેટલા ફ્લોપ-ફ્લોપ હોય?

3૫. A. 1 B. 2
C. 4 D. 8

An AND gate with schematic "bubbles" on its inputs performs the same function as a(n) _____ gate.

36. A. NOT B. OR
C. NAND D. NOR

બબલ ઈનપુટ AND ગેટ નીચેમાંથી _____ ગેટ જેવું કાર્ય કરે છે.

3૬. A. NOT B. OR
C. NAND D. NOR

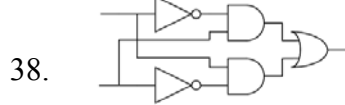
A.0 =

37. A. 1 B. A
C. 0 D. A OR 1

A.0 =

3૭. A. 1 B. A
C. 0 D. A OR 1

What type of logic gate does this logic circuit configuration produce?



- A. EXOR gate B. NORgate
C. NAND gate D. EXNORgate

આપેલ લોજિક સર્કીટ કયા ગેટ બનાવે છે?

3૮. A. EXOR ગેટ B. NORગેટ
C. NAND ગેટ D. EXNORગેટ

23.6 = _____₂

39. A. 11111.1001 B. 10111.1001
C. 00111.101 D. 10111.1

23.6 = _____₂

3૯. A. 11111.1001 B. 10111.1001
C. 00111.101 D. 10111.1

An AND gate has two inputs A and B and one inhibit input S, output is 1 if

40. A. A = 1, B = 1, S = 1 B. A = 1, B = 1, S = 0
C. A = 1, B = 0, S = 1 D. A = 1, B = 0, S = 0

AND ગેટ પાસે બે ઈનપુટ A અને B અને એક નિયંત્રીત ઈનપુટ S, ક્યારે આઉટપુટ 1

૪૦. થાય

- A. A = 1, B = 1, S = 1 B. A = 1, B = 1, S = 0
C. A = 1, B = 0, S = 1 D. A = 1, B = 0, S = 0

BCD number 1100111 = _____₁₀

41. A. 66 B. 67
C. 68 D. 69

- BCD અંક 1100111 = _____₁₀
૪૧. A. 66 B. 67
C. 68 D. 69
- The number of digits in octal system is
42. A. 8 B. 7
C. 9 D. 10
- ઓક્ટલ પધ્ધતિ કેટલા અંક હોય.
૪૨. A. 8 B. 7
C. 9 D. 10
- The number FF in hexadecimal system is equivalent to number _____ in decimal system.
43. A. 256 B. 255
C. 240 D. 239
- ષટ્દશાંશ પધ્ધતિમાં અંક FF ને અનુરૂપ _____ અંક દશાંશ પધ્ધતિ
૪૩. A. 256 B. 255
C. 240 D. 239
- C = _____
44. A. +31 B. -31
C. +11 D. -11
- C = _____
૪૪. A. +31 B. -31
C. +11 D. -11
- Full form of TTL
45. A. Tri Transistor Logic B. Transistor Transistor Logic
C. Thyristor Transistor Logic D. Triac Transistor Logic
- TTL નું આખું નામ
૪૫. A. Tri Transistor Logic B. Transistor Transistor Logic
C. Thyristor Transistor Logic D. Triac Transistor Logic
- A flip flop is a
46. A. Combinational circuit B. Memory element
C. Arithmetic element D. Memory or arithmetic element
- ફ્લોપ-ફ્લોપ એક
૪૬. A. કોમ્બીનેશનલ સર્કીટ છે. B. સંગ્રાહક અંશ છે.
C. અંકગણિત અંશ છે D. સંગ્રાહક અને અંકગણિત અંશ છે
- $0.1011_2 =$ _____₁₀
47. A. 0.6875 B. 0.6800
C. 0.0100 D. 0.50000
- $0.1011_2 =$ _____₁₀
૪૭. A. 0.6875 B. 0.6800
C. 0.0100 D. 0.50000
- In RTL gate
48. A. Use transistors B. Use transistor & resistor
C. Use resistor and diode D. Use transistor and register
- RTL ગેટ માં
૪૮. A. ટ્રાન્સીસ્ટર નો ઉપયોગ થાય B. ટ્રાન્સીસ્ટર અને રેસીસ્ટરનો ઉપયોગ

C. રેસીસ્ટર અને ડાયોડ નો ઉપયોગ થાય

થાય
D. ટ્રાન્સીસ્ટર અને રેસિસ્ટરનો ઉપયોગ થાય

CMOS means

49. A. Control Metal Oxide Semiconductor
C. Constant Metal Oxide Semiconductor

- B. Component Metal Oxide Semiconductor
D. Complementary Metal Oxide Semiconductor

CMOS એટલે

4૯. A. Control Metal Oxide Semiconductor
C. Constant Metal Oxide Semiconductor

- B. Component Metal Oxide Semiconductor
D. Complementary Metal Oxide Semiconductor

NOT is called

50. A. inverter
C. Not complement

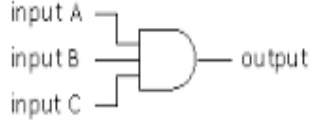
- B. Not inverter
D. All above

NOT એટલે

૫૦. A. ઇનવરટર
C. કોમ્પ્લીમેન્ટ નહીં

- B. ઇનવરટર નહીં
D. ઉપરા ના બધા

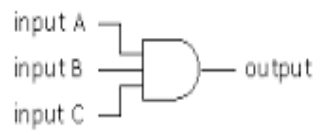
For



51.

- A. $F = A + B + C$
C. $F = \bar{A} \cdot \bar{B} \cdot C$

- B. $F = ABC$
D. $F = \bar{A} + BC$

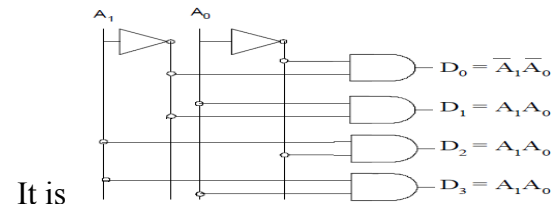


માટે

૫૧.

- A. $F = A + B + C$
C. $F = \bar{A} \cdot \bar{B} \cdot C$

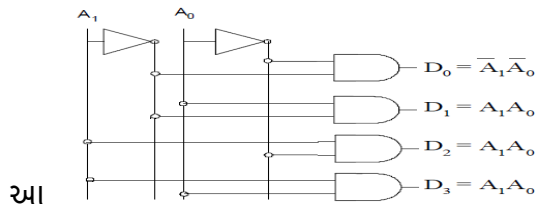
- B. $F = ABC$
D. $F = \bar{A} + BC$



52.

- It is
A. 2 to 4 decoder
C. 2 to 4 encoder

- B. 2 to 4 multiplexer
D. 2 to 4 de multiplexer



૫૨.

- આ
A. 2 to 4 ડીકોડર

- B. 2 to 4 મલ્ટીપ્લેક્સર

C. 2 to 4 એનકોડર D. 2 to 4 ડી મલ્ટીપ્લેક્સર

The _____ gate is sometimes called the any or all gate.

53. A. NOT B. NOR
C. OR D. AND

_____ ગેટને ક્યારેક ગમે તે એક અથવા બધા ઇનપુટ માટે ઓળખવામાં આવે છે.

૫૩. A. NOT B. NOR
C. OR D. AND

A _____ logic is most often used in digital electronics.

54. A. invert B. Positive
C. Negative D. None of above

_____ લોજિક ડિજિટલ ઇલેક્ટ્રોનિક્સ વધારે ઉપયોગ થાય છે.

૫૪. A. ઇનવર્ટ B. ધન
C. રૂણ D. ઉપર માંથી એક પણ નહીં

In practical electronic equipment most digital ICs are mounted on

55. A. a chassis B. a printed circuit board
C. an analog IC D. a ribbon cable

પ્રાયોગિક ઇલેક્ટ્રોનિક્સ સાધનો માં ડિજિટલ આઇસી શેના પર બેસાડવામાં આવે છે.

૫૫. A. ચેસીસ B. પ્રિન્ટેડ સર્કિટ બોર્ડ
C. એનાલોગ આઇસી D. રીબન કેબલ

Which of the following could be a Boolean expression for a three-input OR gate?

56. A. $A + B = Y$ B. $A \cdot B \cdot C = Y$
C. $A + B + C = Y$ D. $A = Y$

ત્રણ ઇનપુટ OR ગેટ માટે નીચેમાંથી કયું સુત્ર થાય.

૫૬. A. $A + B = Y$ B. $A \cdot B \cdot C = Y$
C. $A + B + C = Y$ D. $A = Y$

The Boolean expression is a universal language used by engineers and technicians in -
_____ electronics.

57. A. Analog B. digital
C. Physical D. Linear

ઈજનેર અને તકનીશીયન બુલિયન સુત્ર નો ઉપયોગ _____ ઇલેક્ટ્રોનિક્સમાં કરે છે.

૫૭. A. એનાલોગ B. ડિજિટલ
C. ફીઝિક્સ D. લીનીયર

The Boolean SOP expression obtained for $\sum(A,B,C)=(1,6)$ is _____.

58. A. $ABC + ABC$ B. $A\bar{B}C + AB\bar{C}$
C. $\bar{A}\bar{B}C + A\bar{B}\bar{C}$ D. None of these

$\sum(A,B,C)=(1,6)$ માટે _____ બુલિયન SOP સુત્ર થાય.

૫૮. A. $ABC + ABC$ B. $A\bar{B}C + AB\bar{C}$
C. $\bar{A}\bar{B}C + A\bar{B}\bar{C}$ D. None of these

59. To implement the expression $A\bar{B}CD + AB\bar{C}D + ABC\bar{D}$, it takes one OR gate and _____.

- A. three AND gates and three inverters
 B. three AND gates and four inverters
 C. three AND gate
 D. one AND gate

$A\bar{B}CD + AB\bar{C}D + ABC\bar{D}$ માં એક OR ગેટ અને _____ નો ઉપયોગ થાય.

૫૯. A. ત્રણ AND અને ત્રણ ઈનવર્ટર
 B. ત્રણ AND અને ચાર ઈનવર્ટર
 C. ત્રણ AND ગેટ
 D. એક AND ગેટ

The inverter can be produced with how many NAND gates?

60. A. 1
 B. 2
 C. 3
 D. 4

ઈનવર્ટર કેટલા NAND થી બને?

૬૦. A. 1
 B. 2
 C. 3
 D. 4

What are the symbols used to represent digits in the binary number system?

61. A. 1,2
 B. 0,1,2
 C. 0 through 8
 D. 0,1

દ્વિઅંકી પદ્ધતિ માટે કયુ ચિહ્ન વપરાય?

૬૧. A. 1,2
 B. 0,1,2
 C. 0 થી 8
 D. 0,1

The output of a NOT gate is HIGH when _____.

62. A. the input is LOW
 B. the input is HIGH
 C. the input changes from LOW to HIGH
 D. voltage is removed from the gate

NOT ગેટનોઆઉટપુટ HIGH થાય, જ્યારે _____.

૬૨. A. ઇનપુટ LOW હોય
 B. ઇનપુટ HIGH હોય
 C. ઇનપુટ LOW માંથી HIGH થાય
 D. વોલ્ટેજ ન હોય ત્યારે ત્યારે

A multiplexer has _____.

63. A. one input and several outputs
 B. one input and one output
 C. several inputs and several outputs
 D. several inputs and one output

મલ્ટીપ્લેક્સર પાસે _____.

૬૩. A. એક ઇનપુટ અને ઘણાં આઉટપુટ
 B. એક ઇનપુટ અને એક આઉટપુટ
 C. ઘણાં ઇનપુટ અને ઘણાં આઉટપુટ
 D. ઘણાં ઇનપુટ અને એક આઉટપુટ

What is the decimal value of 2^3 ?

64. A. 2
 B. 4
 C. 8
 D. 16

2^3 ની દશાંશ કિંમત શું થાય?

૬૪. A. 2
 B. 4
 C. 8
 D. 16

An encoder converts _____.

65. A. noncoded information into coded
 B. coded information into noncoded form

- form
C. HIGHs to LOWs D. LOWs to HIGHs

એનકોડર _____ માં પરીવર્તન કરે

૬૫. A. નોન કોડ માહિતી માંથી કોડેડ B. કોડેડ માહિતી માંથી નોન કોડ
C. HIGHમાંથી LOW D. LOW માંથી HIGH

Any number with an exponent of one is equal to

66. A. Zero. B. One
C. Two D. That number

ગમે તે સંખ્યાનો વર્ગ એક બરાબર

૬૬. A. શૂન્ય B. એક
C. સંખ્યા પોતે D. દસ

What is the decimal value of 2^{-1} ?

67. A. 0.5 B. 0.05
C. 0.25 D. 0.1

2^{-1} ની દશાંશ કિંમત શું થાય?

૬૭. A. 0.5 B. 0.05
C. 0.25 D. 0.1

A type of digital circuit technology that uses bipolar junction transistors is _____.

68. A. CMOS B. NMOS
C. TTL D. LS

_____ ડીજિટલ સર્કીટ માં બાયપોલર જંક્શન ટ્રાન્સીસ્ટર નો ઉપયોગ થાય.

૬૮. A. CMOS B. NMOS
C. TTL D. LS

How many unique symbols are used in the decimal number system?

69. A. One B. Ten
C. Two D. Unlimited

દશાંશ પદ્ધતિ માં કેટલા ચિન્હ નો ઉપયોગ થાય.

૬૯. A. એક B. દશ
C. બે D. અસખ્ય

The simplest equation which implements the K-map shown below is:

70.

	\bar{C}	C
$\bar{A}\bar{B}$	0	0
$\bar{A}B$	1	1
AB	1	1
$A\bar{B}$	0	1

- A. $X = AC + B$ B. $AB\bar{C} + ABC + A\bar{B}C$
C. $X = A\bar{B}$ D. $AB + \bar{A}B$

90.

નીચેના K-map થી સાદુ સુત્ર બનાવો.

	\bar{C}	C
$\bar{A}\bar{B}$	0	0
$\bar{A}B$	1	1
AB	1	1
$A\bar{B}$	0	1

A. $X = AC + B$

C. $X = A\bar{B}$

B. $AB\bar{C} + ABC + A\bar{B}C$

D. $AB + \bar{A}B$
